2022年10月

文章编号: 1000-7032(2022)10-1469-09

# 基于无机电荷产生层的量子点电致发光器件

战 胜,刘佳田,张汉壮,纪文字\* (吉林大学物理学院,吉林长春 130012)

摘要:利用WO<sub>3</sub>/ZnO作为电荷产生层(CGL)制备了具有倒置结构的量子点电致发光器件(QLED),相比于传统的基于单层ZnO作为电子传输层的QLED,利用CGL-QLED的电流效率提高了近30%。这主要归因于CGL的电子注入具有电场依赖特性,从而使得器件中的电荷注入更加平衡,提高了激子的形成效率,抑制了载流子导致的猝灭过程。此外,我们通过瞬态电致发光光谱技术及电容特性测试,分析了基于CGL的QLED的器件工作机制,发现CGL中可以存储大量的载流子,从而使得器件在脉冲电压驱动时出现发光过冲现象。其环境稳定性也与常规的基于ZnO的器件一致。而由于CGL独特的电荷产生机制,使得其不依赖于电极功函数特性。我们相信,这种器件结构在改善器件稳定性及良率方面有着巨大潜力。

关键 词:量子点发光器件;电荷产生层;过冲;电荷存储
 中图分类号:TN383<sup>+</sup>.1
 文献标识码:A
 DOI: 10.37188/CJL.20220240

# Quantum-dot Light-emitting Diodes Based on Inorganic Charge-generation Layer

ZHAN Sheng, LIU Jia-tian, ZHANG Han-zhuang, JI Wen-yu<sup>\*</sup> (College of Physics, Jilin University, Changchun 130012, China) \* Corresponding Author, E-mail: jiwy@jlu. edu. cn

**Abstract**: Quantum-dot light-emitting diodes (QLEDs) are fabricated by employing an inorganic charge-generation layer(CGL) consisting of WO<sub>3</sub>/ZnO instead of commonly used ZnO electron-transport layer. The performance of CGL based QLED is increased by around 30% compared with the device with ZnO as the electron-transport layer, which is attributed to the electrical field-dependent charge injection of CGL, resulting in more balanced charge injection and efficient exciton formation. Moreover, the emission quenching processes induced by charges are also reduced. The working mechanism of CGL based QLEDs is unraveled by transient electroluminescence spectrum and capacitance measurements. We find that the CGL can act as a charge reservoir, which is the origin of electroluminescence overshoot at the rising edge of transient electroluminescence response. Additionally, the shelf lifetime of CGL-QLEDs is identical with or even better than the normal ZnO based devices. Considering the charge injection of CGL is independent on the work function of electrodes, we believe the device structure proposed in this work has great potential to improve device stability and yield.

Key words: quantum-dot light-emitting diodes; charge-generation layer; overshoot; charge storage

收稿日期: 2022-06-16;修订日期: 2022-07-05

基金项目:国家自然科学基金(11974141)资助项目

Supported by National Natural Science Foundation of China(11974141)

# 1引言

自从1983年贝尔实验室Brus博士首次提出 了胶体量子点(Colloidal quantum dots)的概念<sup>[1]</sup>以 来,1993年,麻省理工学院 Bawendi 教授领导的科 研小组第一次在有机溶液中合成出了大小均一的 量子点<sup>[2]</sup>。自此,开启了量子点相关研究的序幕。 随着合成技术的发展,其优异的光电特性得到了 极致的展现,使得其在生物探针、生物标记、太阳 能电池、光电探测器及电致发光等领域显示出巨 大的应用潜力[3-7]。尤其是量子点电致发光二极管 (QLED),其在显示及照明领域有着独特的优 势<sup>[8-10]</sup>。例如,更好的环境稳定性、窄发光线宽 (<30 nm)、高荧光量子产率以及对低成本的溶液 处理技术的兼容性等。目前,典型的QLED结构 为以ZnO纳米粒子作为电子传输层(ETL)、有机 小分子或聚合物作为空穴传输层的杂化结构。适 用于显示的三基色 QLED 的外量子效率均已达到 20%的理论值[11-13]。尽管如此,器件的稳定性依然 是QLED走向商业化过程中需要解决的一个最关 键难题。

对于 QLED 来说,其稳定性包含两种:一种是 经常提到的工作稳定性,即器件在点亮状态下持 续工作的时间,一般用加速老化测试推算得到亮 度下降到初始亮度 L<sub>0</sub>(一般取 100 cd/m<sup>2</sup>或 1 000 cd/m<sup>2</sup>)的 95%或 50%时的时间,分别称为 T<sub>95</sub>及 T<sub>50</sub>;另外一种评估器件稳定性的参数是其存储稳 定性,即器件在封装制作完成之后,在室温环境下 可以储存的时间。这两种稳定性指标都是决定 QLED 能否商业化的关键。目前对前一种稳定性 的报道较多,而对第二种的研究较少。对于其存 储稳定性,不仅受制于材料本身的稳定性,同时也 与构成器件的不同材料膜层之间的界面稳定性密 切相关,尤其是电极与电荷注入层之间的界面,直 接决定了器件中电荷的注入效率。

在常规的器件中,电荷一般是从电极直接注 入到器件中。因此,电极与电荷注入层之间的界 面对器件的稳定性是至关重要的,尤其是对柔性 器件来说,电极与功能层之间很容易出现剥离脱 落的现象,从而导致器件失效。最近有报道利用 电荷生成层(CGL)来代替传统的电荷注入层,实 现电荷从CGL到器件中的直接注入,而电极只是 用来提供CGL中电荷生成的电场<sup>[14-16]</sup>。这不但抑 制了器件性能对电极与功能层这一界面的高度敏 感性,同时也解决了电荷注入高度依赖于电极与 电荷注入层之间的功函数匹配难题。通过CGL 这一结构的引入,使得柔性器件的弯曲稳定性得 到了极大的改善,在弯折200次以上时,柔性器件 仍展现出完好的电致发光特性,而常规的器件上 出现很多暗点。然而,在这一工作中,其利用了聚 3,4-乙烯二氧噻吩与聚苯乙烯磺酸盐的混合物 (PEDOT: PSS)与ZnO构成CGL,而PEDOT: PSS具 有较强的酸性,会对电极及ZnO膜层造成损坏,这 会对器件稳定性,尤其是存储稳定性造成极大影 响。所以,构筑一种稳定的、对相邻膜层没有影响 的CGL是急需解决的挑战。

本文利用 WO<sub>3</sub>/ZnO 双无机层构筑 CGL。这 两种氧化物都具有较好的稳定性,且其制备过程 及材料本身都对其他材料没有破坏作用。我们利 用红光 QLED 作为模型器件,验证了 CGL 在 QLED 中的适用性。最终,相比于传统的基于 ZnO 电子 传输层的 QLED,利用 CGL 构筑的 QLED 器件的电 流效率(Current efficiency)提高了 30%,且其存储 稳定性与常规器件不相上下。这一结果表明其在 柔性 QLED 中具有潜在的应用价值。此外,我们 还通过瞬态电致发光光谱(TREL)及电容(Capacitance)特性的表征,揭示了 CGL 的工作机制:CGL 中可以存储大量的载流子,从而导致器件在脉冲 电压驱动时出现发光过冲现象。这一过冲现象在 未来的高亮度器件、快速响应器件及单光子器件 中都具有很大的应用潜力。

## 2 器件制备及表征

本文中的器件制备在玻璃衬底上,利用透明 铟锡氧化物(ITO)作为底电极(阴极),具体结构 为:glass/ITO/ZnO(40 nm)或CGL(35~50 nm)/ quantum dots(QDs,~20 nm)/4,4'-bis(9-carbazolyl)-2,2'-biphenyl(CBP,60 nm)/MoO<sub>3</sub>(8 nm)/Al。其 中,ZnO及CGL用于提供电子的注入;QDs作为发 光层;CBP作为空穴传输层;MoO<sub>3</sub>/Al作为阳极。 CGL为由WO<sub>3</sub>(~5~20 nm)/ZnO(~30 nm)构成的 双层结构,ITO上ZnO的厚度约为40 nm,WO<sub>3</sub>上 ZnO的厚度约为30 nm,WO<sub>3</sub>的厚度在5~20 nm之 间调控,以优化器件性能。量子点材料购买于纳 晶科技有限公司;CBP、MoO<sub>3</sub>购于西安宝莱特光 电科技有限公司;正丙醇及无水乙醇购于Aladdin公司;WCl<sub>6</sub>和氢氧化钾购买于Sigma-Aldrich 公司。将六氯化钨粉末溶于正丙醇溶液中,超声 至溶解备用,浓度为5~20 mg/mL。WO₃薄膜通过 旋涂六氯化钨的正丙醇溶液并在150 ℃退火15 min制得。ZnO纳米粒子合成过程参考文献[17] 中的方法。

在制备器件之前,对带有图案化的ITO玻璃 衬底进行清洗。先用清洁剂 Decon 90 搓洗ITO, 用去离子水冲洗干净后,再将衬底依次在去离子 水、丙酮、乙醇、去离子水中各超声清洗15 min,最 后用氮气吹干;再将衬底放入紫外臭氧机中进行 表面处理,时间为5 min。之后,将衬底放入充满 氮气的手套箱中利用溶液法进行 ZnO、WO3、QD 薄膜的制备。

WO<sub>3</sub>、ZnO及发光层QD薄膜在手套箱中通过 溶液旋涂技术进行制备,旋涂时转速都为2500 r/ min。每层薄膜旋涂完毕后需热退火30 min后待 衬底冷却后再旋涂下一层薄膜,退火温度分别为 150,80,100℃。CBP、MoO<sub>3</sub>及AI薄膜均通过真空 热蒸镀系统在高真空条件(压强小于4×10<sup>-4</sup> Pa)下 通过热蒸发制备,利用石英晶体膜厚监测仪(SI-TM608)监控各材料沉积速率,实际实验中速率分 别为0.2,0.05,0.5 nm/s。器件电压和电流利用 吉时利源表 Keithley model 2400测得,亮度及光谱 利用光谱辐射亮度计PR650测得,以上两种设备 通过计算机编程进行控制联动;器件电容特性通 过 LCR 测量仪(Precision LCR Meter TH2829C Tonghui)获得;TREL通过我们实验室搭建的测试 系统测量。测试系统主要包括:信号发生器 (RIGOL DG5102)、光电倍增管(PMT,Zolix PMTH-S1-CR131)及数字示波器(RIGOL DS4054)。信号发生 器给器件提供驱动电压,PMT用以检测电致发光 信号,并通过数字示波器进行数据采集。所有的 测试都是在室温条件下进行,器件利用盖玻片及 紫外固化胶进行简单封装。薄膜的形貌通过原子 力(AFM)显微镜表征,显微镜型号为 Nanosurf core-AFM。扫描电镜图片通过 Regulus8100(Hitachi Japan)测得。

### 3 结果与讨论

图 1(a)为 QLED 的结构示意图。从图中可 知,对于常规结构的发光器件来说,在电压驱动下 电子由 ITO 阴极经过 ZnO 电子传输层注入到 QD 发光层中。一般来说,在 ITO 与 ZnO 界面存在电 子的注入势垒,从而导致器件的开启电压升高、功 耗增加、功率效率降低。换句话说,ITO 与 ZnO 之 间的界面特性决定了器件中电子注入的性能。随



图 1 (a) 常规 QLED 结构示意图; (b) 基于 CGL 的 QLED 结构示意图; (c) ITO/WO<sub>3</sub>(x nm)/ZnO(30 nm)/A1器件电流密度-电压特性曲线; (d) CGL 的电荷产生效率随电压变化特性。

Fig. 1 Schematic device structure of conventional(a) and CGL-based(b) QLEDs. (c) J-V curves of ITO/WO<sub>3</sub>(x nm)/ZnO(30 nm)/Al. (d) Charge-generation ratio under different driving voltages for ITO/WO<sub>3</sub>(x nm)/ZnO(30 nm)/Al with different thicknesses of WO<sub>3</sub>.

着器件的使用,特别是在柔性器件中,随着弯折次 数的增加,这一界面的性能退化将导致器件性能 急剧退化。因此,我们设计了图1(b)所示的器件 结构。在这一结构中,我们利用由溶液法制备的 WO<sub>3</sub>/ZnO双层薄膜作为CGL来提供OLED中的电 子注入。按照文献报道,在电场的作用下,构成 CGL的WO3和ZnO之间的界面处产生电子空穴 对,电子沿着ZnO薄膜注入到QDs中。这种电荷 产生、注入机制就避免了电荷由 ITO 到 ZnO 的注 入过程,而ITO只是作为导电层,提供电场。另 外,决定这种基于CGL的QLED的功耗的一个关 键是CGL层的额外的电压降。在这里,我们测试 了 ITO/CGL/Al 这种结构的器件的电流密度-电压 (J-V)特性,如图1(c)所示。其中,当ITO作为阴 极时,测得的电流为CGL的产生电流;当ITO为阳 极时,测得的电流为由电极注入导致的。从图中 的数据可知,两种情况下电流几乎一致。而且只 要给器件施加电压,便可测到电流,这一方面说明 各电极界面为欧姆接触,另一方面表明CGL中无 额外电压损耗。为进一步表征CGL的电荷生成 效率,我们绘制了生成电流与注入电流的比值(我 们定义这一比值为电荷产生效率, Charge-generation ratio) 随驱动电压的变化曲线, 如图 1(d) 所示。

图 2 为 QLED 的光电特性。从图 2(a)中可以 看出,WO3的引入对器件的工作电流几乎没有影 响。然而,在低压范围(<3 V),加入WO3的器件 的电流降低。这部分电流以漏电流为主,所以我 们可以推断,WO3的引入抑制了器件的漏电流,从 而提高了器件电流效率,尤其是低电流密度(电 压)下的器件效率,如图2(b)所示。另外,值得注 意的是,当WO3的厚度为5 nm时,QLED的漏电流 要高于基于ZnO电子传输层的常规器件,这主要 是由于WO3膜层过薄,而CGL中ZnO膜层厚度约 为30 nm,所以使得漏电流较大。此外,过薄的 WO3使得其成膜质量不好,如图2(a)中插图的扫 描电镜图所示,这也是导致漏电流较大的一个原 因。然而,尽管如此,插入5 nm的 WO3薄膜后,器 件的性能依旧得到提高,如图2(b)所示。这主要 归因于CGL的电荷存储效应<sup>[14]</sup>。针对这一问题, 将通过器件的电容及TREL特性进行详细表征。 我们注意到,器件在高电流密度时效率提升有限, 这主要是由于高电流密度时器件内载流子浓度升 高,不平衡的载流子浓度会导致发光猝灭,导致高 电流密度区器件的性能提升并不明显。此外,在 高压时,器件中电子的注入明显高于空穴,导致载



图 2 (a)基于 ZnO及 CGL的 QLED 的电流密度-电压-亮度特性;(b)QLED 的电流效率随驱动电压变化曲线;(c)QLED 的电容随驱动电压变化;(d)QLED 在驱动电压为4 V时的电致发光光谱。



流子注入不平衡,器件效率下降。

图 2(c)所示为 QLED 在不同电压下的电容特 性曲线。可以看出,4个器件的几何电容(器件开 启前及负压下的电容为器件的几何电容,此时器 件等效为平行板电容器)几乎一致,这主要归因于 4个器件具有相似的器件厚度。而在器件开启 后,基于 CGL 的器件的电容明显大于常规器件的 电容。图 2(d)为器件在4 V电压下的电致及光致 发光光谱。由图可知,器件的电致发光光谱与量 子点的光致发光光谱一致,没有任何来自其他功 能层的发光。这说明在电驱动下,器件中的激子 主要在 QD上形成,而电致发光都来自于 QD 中的 激子。所以,我们可以得出结论:WO3的引入未影 响器件中激子的形成区域。因此,我们认为前述 CGL 器件中较大电容的现象主要是由于 CGL 中 的电荷存储效应。这种电荷的存储效应对器件的 开启过程有着极大的影响,如下文中TREL结果 所示。

为进一步表征 WO3 膜层对器件其他功能层 成膜特性的影响,我们测试了 ITO/WO3(5 nm)、 ITO/WO3(20 nm)、ITO/WO3(20 nm)/ZnO(30 nm) 及 ITO/ZnO(40 nm)WO34个样品的 AFM 图像,结 果如图 3 所示。从图中可以看出,当WO3厚度增 加到 20 nm时,其薄膜的粗糙度(均方根,RMS)变 大,展现出明显的片状结构,这是典型的WO3结 构。与纯 ITO上的 ZnO 膜层相比,在WO3上沉积 的 ZnO 膜层的粗糙度也有所增加,但其 RMS也只 有~1 nm,展示出极好的平整性。由 AFM 结果可 知,器件性能的变化不是由薄膜的形貌特性导 致的。



图 3 不同厚度的 WO<sub>3</sub>膜层的原子力形貌图:(a) 5 nm,(b) 20 nm;WO<sub>3</sub>(20 nm)/ZnO(30 nm)(c)及单 ZnO(40 nm)(d)膜层 的原子力形貌图。所有的膜层都沉积在 ITO 玻璃衬底上。

Fig. 3 AFM images of pristine  $WO_3$  films with different thicknesses: (a) 5 nm, (b) 20 nm. AMF images of  $WO_3(20 \text{ nm})/ZnO(30 \text{ nm})(c)$  and ZnO(40 nm)(d) films. All the films are deposited on the glass/ITO substrates.

图 4(a)为 TREL 测试中脉冲电压示意图,红 色线代表驱动电压,粉色为驱动电压结束后施加 在 QLED 上的偏置电压。在驱动电压关断之后, QLED 中会残留大量载流子,而这些载流子的动 力学过程(包括迁移、激子解离及发光)受偏置电 压调控。所以表征器件在不同偏置电压下的电致 发光过程可以评估器件中残留载流子的特性。已 有文献报道,在QLED中激子的形成过程为一个 电子率先注入到一个QD中,之后伴随着一个空 穴的注入<sup>[18]</sup>。换句话说,快速的电子注入将会导 致激子的快速高效形成,进而导致强烈的电致发 光。TREL全光谱结果如图4(b)所示。可以看 出,在CGL器件电致发光开启阶段具有很强的过 冲(Overshoot)现象,而ZnO器件的过冲现象并不 明显。所以,我们将这一过冲现象归因于 CGL层的作用。图4(c)为 TREL上升沿曲线。从图中可以看出,随着 WO3厚度的增加,过冲持续的时间增加,考虑到 WO3薄膜表面相似的特性,这一过冲增加的现象应该只和 WO3厚度(或者说是含量)有关。WO3是典型的光致及电致变色材料,WO3中的钨元素具有可逆的价态转换特性<sup>[19]</sup>。因此,其有较强的电荷存储能力。当给器件施加驱动电压时,WO3/ZnO界面产生电子空穴对,在电场的作用下,电子通过ZnO注入到量子点中,与从阳极注入的空穴在 QD 中形成激子。而 WO3/ZnO 界面产生的空穴则向 ITO 方向移动,其中部分空穴存储在 WO3中。当电压关断时,ZnO 中的电子

受到 WO<sub>3</sub>中存储的带正电的载流子(空穴)的静 电吸引相互作用,从而堆积在 WO<sub>3</sub>/ZnO 界面,当 下一个驱动脉冲施加在器件上之后,这些堆积的 电子迅速注入到 QD 中,形成激子发光。而随着 堆积的电子的消耗,电致发光强度开始下降,导致 了过冲现象。而 WO<sub>3</sub>越厚,其存储的空穴越多, 导致高的静电场,从而使得 WO<sub>3</sub>/ZnO 界面堆积的 电子增多,出现了过冲强度增大的现象。而且,随 着 WO<sub>3</sub>厚度持续增大,过冲强度出现饱和。对于 单层 ZnO 作为电子传输层的 QLED 来说,在电压 关断之后,ZnO 中的电子会经过 ITO 电极以类似 电容器中的放电过程而消耗殆尽,所以其发光过 冲显现不明显。



图4 (a)TREL测试中脉冲电压示意图;在驱动脉冲电压为4V时,不同器件的瞬态电致发光响应:(b)全谱,(c)上升沿, (d)下降沿特性。

Fig. 4 (a) Schematic diagram of pulsed voltage in transient electroluminescence. Transient electroluminescence response of QLEDs with different electron suppliers: whole response spectra(b), rising edges(c), falling edges(d) under driving voltage of 4 V.

此外,图4(d)所示TREL的下降沿进一步证 实了我们上述结论。从图中可以看出,CGL器件 的发光衰减速率要高于ZnO器件,这是由于WO3 中空穴对器件中电子的静电吸引作用,从而使得 在驱动电压关断后,电子迅速从QD发光层迁移 至WO3/ZnO界面,使得器件发光迅速下降。

为了进一步分析器件中载流子的动力学过程,我们测试了4个器件在不同偏置电压下的

TREL上升沿特性,如图 5 所示。从图中可以看出,基于 CGL 的器件的过冲对偏置电压具有很强的依赖特性,正偏置电压使得过冲强度增大,这是由于在正压下,CGL 可以持续地产生载流子,如图 1(c)所示。这使得 ZnO/QD 界面处有大量的电子堆积,当驱动脉冲施加到器件上之后,器件会导致发光强度快速上升的现象。而反向偏置电压会使得 CGL 中的电子空穴发生复合湮灭的现象,从而



图 5 在驱动脉冲电压为4V时,器件在不同偏置电压下的瞬态电致发光响应,器件的电子注入部分的结构分别为:(a) WO<sub>3</sub>(5 nm)/ZnO(30 nm),(b)WO<sub>3</sub>(10 nm)/ZnO(30 nm),(c)WO<sub>3</sub>(20 nm)/ZnO(30 nm),(d)ZnO。

Fig. 5 Transient electroluminescence response of QLEDs with different electron suppliers under driving voltage of 4 V. (a) WO<sub>3</sub> (5 nm)/ZnO(30 nm). (b) WO<sub>3</sub>(10 nm)/ZnO(30 nm). (c) WO<sub>3</sub>(20 nm)/ZnO(30 nm). (d) ZnO.

使得 CGL 中剩余载流子数量大大降低,进而导致 过冲现象降低甚至消失。而 ZnO 器件的过冲强度 对偏置电压依赖特性很弱,这与图4中分析类似, 平行板电容器的放电过程与偏置电压无关。

图 6 为基于 WO<sub>3</sub>(10 nm)/ZnO(30 nm) CGL 的器件和基于 ZnO 的器件的存储稳定性。器件 利用紫外固化胶及盖玻片简单封装,之后置于 空气中。我们发现,在放置13.5 h后,基于 ZnO 的器件开始出现暗点,这可能是源自于 ZnO本 身的吸水性,使得水汽从 ITO/ZnO 界面进入到 器件中。而基于 CGL 的器件则展示出较好的稳 定性,在经历 13.5h后器件像素点内仍显示出 完好的发光,无明显暗点。这一方面是由于 WO3薄膜对 ZnO 薄膜起到保护作用;另一方面 是因为基于 CGL 的器件中的电子是由 CGL 中 的 WO3/ZnO 界面产生,而不依靠 ITO 电极的注 入。所以,相对 ITO/ZnO 界面来说,器件性能对 ITO/CGL 界面的依赖性较低。



图 6 CGL(a)和ZnO(b)器件在不同放置时间的照片,驱动电压为3V。

Fig. 6 Photographs of devices based on CGL(a) and ZnO(b) for different shelf time, driven under 3 V.

#### 4 结 论

在本工作中,我们利用WO<sub>3</sub>/ZnO电荷生成层 结构制备了高效的QLEDs,通过优化WO<sub>3</sub>的厚 度,使得器件的电流效率达到14.9 cd/A,相比于 基于ZnO电子传输层的常规器件的11.5 cd/A的 电流效率,提高了近30%。这得益于电荷生成层 独特的电场依赖的电荷生成特性,使得电子和空 穴更加平衡,从而提高激子生成效率,减少电荷引 起的发光猝灭作用,提高了器件效率。此外,我们 通过瞬态电致发光光谱及器件电容特性的测量, 揭示了 CGL-QLED 的工作机制。CGL具有巨大的 电荷存储能力,在器件工作过程中,CGL中存储的 电荷可以实现到器件的快速注入,从而导致器件 电致发光的过冲现象。这一过冲过程使得器件在 刚开启的几十微秒的时间尺度内发光强度得到极 大提升,我们预计该现象将在快速响应器件及单 光子器件中有很大的应用潜力。

本文专家审稿意见及作者回复内容的下载地址: http://cjl. lightpublishing. cn/thesisDetails#10.37188/ CJL. 20220240.

#### 参考文献:

- [1] ROSSETTI R, NAKAHARA S, BRUS L E. Quantum size effects in the redox potentials, resonance Raman spectra, and electronic spectra of CdS crystallites in aqueous solution [J]. J. Chem. Phys., 1983, 79(2): 1086-1088.
- MURRAY C B, NORRIS D J, BAWENDI M G. Synthesis and characterization of nearly monodisperse CdE (E = sulfur, selenium, tellurium) semiconductor nanocrystallites [J]. J. Am. Chem. Soc., 1993, 115(19): 8706-8715.
- [3] PATHAK S, CHOI S K, ARNHEIM N, et al. Hydroxylated quantum dots as luminescent probes for in situ hybridization
  [J]. J. Am. Chem. Soc., 2001, 123(17): 4103-4104.
- [4] BRUCHEZ JR M, MORONNE M, GIN P, et al. Semiconductor nanocrystals as fluorescent biological labels [J]. Science, 1998, 281(5385): 2013-2016.
- [5] DU J, DU Z L, HU J S, et al. Zn-Cu-In-Se quantum dot solar cells with a certified power conversion efficiency of 11.6%
  [J]. J. Am. Chem. Soc., 2016, 138(12): 4201-4209.
- [ 6 ] SUKHOVATKIN V, HINDS S, BRZOZOWSKI L, et al. Colloidal quantum-dot photodetectors exploiting multiexciton generation [J]. Science, 2009, 324(5934): 1542-1544.
- [7] COE S, WOO W K, BAWENDI M, et al. Electroluminescence from single monolayers of nanocrystals in molecular organic devices [J]. Nature, 2002, 420(6917): 800-803.
- [8] SUN Q J, WANG Y A, LI L S, et al. Bright, multicoloured light-emitting diodes based on quantum dots [J]. Nat. Photonics, 2007, 1(12): 717-722.
- [9] 熊雪莹,魏昌庭,苏文明,等.喷墨打印镉基绿光量子点发光二极管及其界面[J].发光学报,2019,40(10): 1274-1280.
   XIONG X Y, WEI C T, SU W M, et al. Performance and interface of inkjet-printed cadmium(Cd)-based green quantum

dot light-emitting diodes [J]. Chin. J. Lumin., 2019, 40(10): 1274-1280. (in Chinese)

- [10] WANG X B, YAN X S, LI W W, et al. Doped quantum dots for white-light-emitting diodes without reabsorption of multiphase phosphors [J]. Adv. Mater., 2012, 24(20): 2742-2747.
- [11] SONG J J, WANG O Y, SHEN H B, et al. Over 30% external quantum efficiency light-emitting diodes by engineering quantum dot-assisted energy level match for hole transport layer [J]. Adv. Funct. Mater., 2019, 29(33): 1808377-1-9.
- [12] LI X Y, LIN Q L, SONG J J, et al. Quantum-dot light-emitting diodes for outdoor displays with high stability at high brightness [J]. Adv. Opt. Mater., 2020, 8(2): 1901145-1-9.
- [ 13 ] KIM T, KIM K H, KIM S, et al. Efficient and stable blue quantum dot light-emitting diode [J]. Nature, 2020, 586 (7829): 385-389.
- [ 14 ] WANG R J, WANG T, KANG Z H, et al. Efficient flexible quantum-dot light-emitting diodes with unipolar charge injection [J]. Opt. Express, 2022, 30(9): 15747-15756.
- [15] KIM H M, KIM J, LEE J, et al. Inverted quantum-dot light emitting diode using solution processed p-type WO<sub>x</sub> doped PEDOT: PSS and Li doped ZnO charge generation layer [J]. ACS Appl. Mater. Interfaces, 2015, 7(44): 24592-24600.
- [16] PENG J Y, YUAN Q L, XUE X L, et al. Improving the voltage tolerance of perovskite light-emitting diodes via a charge-

generation layer [J]. Opt. Lett., 2022, 47(10): 2462-2465.

- [ 17 ] JING P T, JI W Y, ZENG Q H, et al. Vacuum-free transparent quantum dot light-emitting diodes with silver nanowire cathode [J]. Sci. Rep., 2015, 5: 12499-1-8.
- [ 18 ] DENG Y Z, LIN X, FANG W, et al. Deciphering exciton-generation processes in quantum-dot electroluminescence [J]. Nat. Commun., 2020, 11(1): 2309-1-8.
- [19] SHAO Z W, HUANG A B, MING C, et al. All-solid-state proton-based tandem structures for fast-switching electrochromic devices [J]. Nat. Electron., 2022, 5(1): 45-52.



战胜(1994-),男,吉林长春人,硕士研 究生,2019年于吉林大学获得学士学 位,主要从事量子点发光器件的研究。 E-mail: zhansheng19@mails.jlu.edu.cn



纪文字(1982-),男,黑龙江海伦人,博 士,教授,2010年于吉林大学获得博士 学位,主要从事半导体纳米材料(量子 点)薄膜物理、发光器件的研究。 E-mail: jiwy@jlu.edu.cn